



MINISTÉRIO DA EDUCAÇÃO  
UNIVERSIDADE FEDERAL DO PARANÁ  
SETOR DE TECNOLOGIA  
COORDENAÇÃO DO CURSO DE ENGENHARIA ELÉTRICA

## Ficha 2 (Resolução nº 52/21-CEPE)

Disciplina: <b>Eletrônica Analógica I</b>						Código: <b>TE324</b>		
Natureza: (X) Obrigatória ( ) Optativa		(X) Semestral ( ) Anual ( ) Modular				Turma NA		
Pré-requisito: não tem		Co-requisito: não tem		Modalidade: ( ) Presencial (X) Totalmente EaD ( ) ..... % EaD*				
CH Total: 60 CH semanal: 06		Padrão (PD): 06	Laboratório (LB): 0	Campo (CP): 0	Estágio (ES): 0	Orientada (OR): 0	Prática Específica (PE): 0	Estágio de Formação Pedagógica (EFP): 0
<b>EMENTA (Unidades Didáticas)</b>								
Dispositivos semicondutores. Diodo: tipos e características. Circuitos com diodos. Transistor de efeito de campo e bipolar: características, polarização, análise com pequenos sinais. Transistor como amplificador e chave. Amplificador operacional ideal.								
<b>Justificativa para oferta à distância</b>								
A disciplina tem caráter conceitual e teórica, sem atividades práticas em Laboratório. Desta forma pode ser adaptada, sem grandes obstáculos, ao Ensino Remoto previsto na Resolução nº 22/21-CEPE-UFPR e calendário acadêmico da Resolução nº 52/21-CEPE-UFPR. A interação docente/estudante é realizada totalmente de forma remota.								
<b>PROGRAMA (itens de cada unidade didática)</b>								
1) Introdução à Eletrônica – Física dos Semicondutores. 2) Diodos - Ideal, real, circuitos com diodos. 3) Transistores de Junção Bipolar. Modelos e aplicações. 4) Transistores de Efeito de Campo MOS. Modelos e aplicações. 5) Amplificador Operacional Ideal. 6) Montagens amplificadores clássicas.								
<b>OBJETIVO GERAL</b>								
O aluno deverá ser capaz de identificar dispositivos e circuitos elementares em eletrônica.								
<b>OBJETIVOS ESPECÍFICOS</b>								
A partir de conceitos teóricos sobre dispositivos eletrônicos, o aluno deverá ser capaz de equacionar e projetar associações de vários dispositivos como diodos, resistores, capacitores e transistores. Esta associação dos dispositivos dará origem a circuitos eletrônicos de aplicações elementares.								

### PROCEDIMENTOS DIDÁTICOS

A disciplina será desenvolvida por meio de aulas semanais, síncronas e assíncronas. As aulas acontecerão às segundas-feiras às 20h50min, e quartas-feiras e sextas-feiras às 18h50min. As aulas assíncronas, pré-gravadas, assim como as aulas síncronas serão disponibilizadas no *Ambiente Virtual de Aprendizagem*. Os participantes terão a opção de assistir as aulas imediatamente ou a qualquer momento que tenham disponibilidade.

#### a) Sistema de comunicação:

O *Ambiente Virtual de Aprendizagem* será a plataforma Microsoft® Teams, disponível gratuitamente para todos os estudantes com registro ativo na UFPR. Através deste serão realizadas as aulas síncronas, disponibilizadas as aulas assíncronas, textos auxiliares e *links* para vídeos de apoio, exercícios e avaliações.

**b) Participação na Disciplina:**

Serão cadastrados no grupo da disciplina, no *Ambiente Virtual de Aprendizagem* do Teams, unicamente os alunos com matrícula regularmente realizada na disciplina, através da Coordenação do Curso de Engenharia Elétrica, no período previsto nas resoluções em vigência.

**c) Tutoria:**

O professor responsável pela disciplina atuará como tutor e disponibilizará materiais de estudo aos alunos. A tutoria será realizada na forma das aulas síncronas. Os alunos participantes poderão apresentar suas dúvidas nestas ocasiões. No decorrer da disciplina, nas aulas síncronas serão divulgadas algumas atividades adicionais para recuperação de nota e frequência dos alunos.

**d) Material didático:**

As aulas serão gravadas a partir de apresentações já existentes da disciplina ofertada na forma presencial, de autoria do próprio docente. O material original sofreu adaptações para o Ensino à Distância na forma de maior detalhamento dos textos e acréscimo da voz e vídeo do docente como narrador. As figuras inseridas nos slides têm as seguintes fontes:

- 1) Fotografias de catálogos comerciais de equipamentos elétricos, com a devida menção da fonte;
- 2) Desenhos e gráficos produzidos pelo professor;
- 3) Fotografias de equipamentos, peças e componentes, fotografados pelo autor;
- 4) Imagens de fontes *royalty free* disponíveis na Internet.

**e) Requisitos digitais:**

Para participar das atividades da disciplina o estudante deverá ter acesso a computador, *notebook* ou *desktop*, ou ainda a *tablet*, com acesso à Internet em banda larga. Não é necessária aquisição ou instalação de nenhum *software* em especial, uma vez que todos alunos da UFPR tem acesso gratuito ao pacote *Microsoft® Office para Web*. Recomenda-se que a participação na Reunião Virtual Semanal seja feita com o uso de computador, mas pode ser feita – caso necessário – através de *smartphone* onde seja instalado previamente o aplicativo *Microsoft® Teams*, disponível gratuitamente para as plataformas Android e iOS.

Para o cadastramento dos participantes na plataforma *Microsoft® Teams* e obter acesso gratuito ao pacote *Microsoft® Office para Web* é obrigatório ao aluno ter um **e-mail institucional da UFPR**, na forma [seunome@ufpr.br](mailto:seunome@ufpr.br). Os alunos que porventura não tiverem ainda seu e-mail institucional devem obtê-lo gratuitamente acessando ao serviço da AGETIC (Agência de Tecnologia da Informação e Comunicação) da UFPR pelo *link*: <https://intranet.ufpr.br/intranet/public/solicitacaoEmailinputFormCPF.action>

Estudantes que fazem parte dos programas de assistência estudantil da UFPR e estudantes com comprovação de vulnerabilidade socioeconômica e falta de acesso digital serão contemplados com editais específicos coordenados pela Pró-reitoria de Assuntos Estudantis (PRAE) da UFPR.

**f) Atividade de Ambientação:**

A primeira aula da disciplina será dedicada à ambientação dos participantes com a plataforma *Microsoft® Teams* e as descrição das ferramentas para visualização das aulas, participação na Reunião Virtual Semanal e envio das atividades de avaliação.

**g) Controle de frequência das atividades:**

Conforme a Resolução 22/21-CEPE, §3º, fica estabelecido o controle de frequência somente por meio da realização, de forma assíncrona, dos trabalhos e exercícios domiciliares desenvolvidos pelas/pelos estudantes.

**FORMAS DE AVALIAÇÃO**

- Estão previstas 6 (seis) atividades, cada uma delas recebendo uma nota ( $n_i$ ) de 0 (zero) a 100 (cem), conforme segue:  
Atividade 1: Introdução à Eletrônica.  
Atividade 2: Diodos.  
Atividade 3: Transistores de Junção Bipolar.  
Atividade 4: Transistores de Efeito de Campo MOS.  
Atividade 5: Amplificador Operacional Ideal.  
Atividade 6: Montagens amplificadores clássicas.
- Cada atividade deve ser completada pelo aluno no prazo máximo de uma semana. Após este período, caso a atividade seja completada, haverá uma penalização com a perda de 20% da nota.
- A **Média Parcial** ( $m_{parcial}$ ) será calculada pela média das notas obtidas nas atividades, através de:

$$m_{parcial} = \frac{\sum_{i=1...6} n_i}{6}$$

- A partir do cálculo da **Média Parcial** ( $m_{parcial}$ ), tem-se os participantes **Aprovados por média** no caso de  $m_{parcial} \geq 70$  e a **Média Final** ( $m_{final}$ ) terá o mesmo valor da **Média Parcial** ( $m_{parcial}$ ).
- Aos participantes cuja **Média Parcial** ( $m_{parcial}$ ) seja inferior a 70 porém igual ou superior a 40 ( $40 \geq m_{parcial} \geq 70$ ) será dada a oportunidade de exame final, com tema a ser definido, ao qual será atribuída uma nota ( $e_{final}$ ) entre zero e 100. Neste caso a **Média Final** ( $m_{final}$ ) será obtida através de:

$$m_{final} = \frac{m_{parcial} + e_{final}}{2}$$

- Participantes cuja **Média Parcial** ( $m_{parcial}$ ) for inferior a 40 serão considerados REPROVADOS, sem direito ao exame final.
- **A frequência mínima para aprovação deve ser maior ou igual a 75%**. Para composição da frequência serão utilizadas as atividades de avaliação. Cada atividade de avaliação representara 16,7% da frequência total da disciplina. Para as atividades postadas fora do prazo haverá penalização de 20% na frequência do aluno, para cada atividade.

#### BIBLIOGRAFIA BÁSICA

RAZAVI, Behzad, Fundamentos de Microeletrônica, 2ª edição. Grupo GEN, 2017. Disponível em: Minha Biblioteca, <https://minhabiblioteca.ufpr.br/biblioteca/>

BOYLESTAD, Robert L.; NASHELSKY, Louis. Dispositivos eletrônicos e teoria de circuitos. 8ª edição. Editora Pearson: São Paulo, 2011.

SEBRA, Adel S.; SMITH, Kenneth C. Microeletrônica. 5ª edição. Editora Pearson Education do Brasil: São Paulo, 2013.

MALVINO, Albert Paul e BATES, David. Eletrônica. Vol. 1. 8ª edição Editora Grupo A: São Paulo: 2016. Disponível em: Minha Biblioteca, <https://minhabiblioteca.ufpr.br/biblioteca/>

MALVINO, Albert Paul e BATES, David. Eletrônica. Vol. 2. 8ª edição. Editora Grupo A: São Paulo: 2016. Disponível em: Minha Biblioteca, <https://minhabiblioteca.ufpr.br/biblioteca/>

#### BIBLIOGRAFIA COMPLEMENTAR

FRANCO, Sergio. Projetos de circuitos analógicos. São Paulo: Editora McGraw Hill Education/Bookman, 2016. 737 p.

FRENZEL JR., Louis Z. Eletrônica Moderna. Fundamentos, Dispositivos e Sistemas. São Paulo: Editora McGraw Hill Education/Bookman, 2016. 820 p.

CRUZ, Eduardo César Alves; CHOUERI JR., Salomão. Eletrônica Aplicada. Editora: Érica. 2ª edição. 304 p.

MILLMAN, Jacob. HALKIAS, Christos C. Eletrônica: dispositivos e circuitos. São Paulo: Editora McGraw-Hill, 1981.

MELLO, Hilton A. de. Dispositivos semicondutores: diodos, transistores, tiristores, optoeletrônica, circuitos integrados.

**Professor da Disciplina:** Rogers Demonti

**Chefe de Departamento:** Luiz Antonio Belinaso