

PLANO DE ENSINO

FICHA Nº 2 (variável)

Disciplina: Laboratório de Engenharia Elétrica III		Código: TE052
Natureza: (X) obrigatória () optativa		Semestral (X) Anual () Modular ()
Pré-requisito:		Co-requisito:
Modalidade: (X) Presencial () EaD () 20% EaD		
C.H. Semestral Total: 30h C.H. Anual Total: C.H. Modular Total:		
PD: 00 LB: 30 CP: 00 ES: 00 OR: 00 C.H. Semanal: 2h		
EMENTA (Unidades Didáticas)		
Atividades de laboratório relacionadas ao conhecimento de Engenharia Elétrica adquiridos pelo aluno nas disciplinas: Circuitos Elétricos III e Eletrônica Digital I.		
PROGRAMA (itens de cada unidade didática)		
Data	Aula	Conteúdo
4/8	Aula 1	Introdução. Revisão de eletrônica básica. Portas lógicas CMOS. Aula prática introdutória.
11/8	Aula 2	Aula prática introdutória.
25/8	Aula 3	Caracterização de transistores.
1/9	Aula 4	Circuito de amostragem e retenção.
15/9	Aula 5	Circuito de amostragem e retenção.
22/9	Aula 6	Espelhos de corrente.
29/9	Aula 7	Espelhos de corrente.
6/10	Aula 8	Referências de tensão e amplificadores diferenciais.
13/10	Aula 9	Comparadores e referências de corrente.
20/10	Aula 10	Comparadores e referências de corrente.
27/10	Aula 11	Comparadores e referências de corrente.
3/11	Aula 12	Circuitos digitais.
17/11	Aula 13	Circuitos digitais.
24/11	Aula 14	Conversor analógico-digital.
1/12	Aula 15	Conversor analógico-digital.
OBJETIVO GERAL		
O aluno deverá ser capaz de analisar e projetar circuitos eletrônicos fundamentais.		
OBJETIVO ESPECÍFICO		
Familiarizar o aluno com ferramentas de projeto e simulação de circuitos eletrônicos.		
PROCEDIMENTOS DIDÁTICOS		
Breves exposições teóricas utilizando projetor multimídia e quadro. Aulas práticas de projeto e simulação de circuitos eletrônicos analógicos e digitais no laboratório de computadores.		

PLANO DE ENSINO

FICHA Nº 2 (variável)

FORMAS DE AVALIAÇÃO

O projeto deverá ser realizado em equipes independentes de até 2 pessoas. A avaliação será feita por meio de 7 relatórios referentes às etapas do projeto e pelo teste do circuito final. A média final será a média aritmética das 8 notas obtidas.

Caso, o professor observe relatórios ou porções de relatórios de diferentes equipes com graus de semelhança muito altos, ou alguma tentativa de fraude, será atribuída nota zero ao aluno na disciplina.

BIBLIOGRAFIA BÁSICA

RAZAVI, Behzad. Fundamentos de microeletrônica. Rio de Janeiro: LTC, 2010. 728p., il. Inclui referências e índice. ISBN 9788521617327 (broch.).

SEDRÁ, Adel S; SMITH, Kenneth C. Microeletrônica. 5. ed. São Paulo: Pearson / Prentice Hall, c2007. xiv, 848 p., il. Inclui bibliografia e índice. ISBN 9788576050223 (broch.).

BOYLESTAD, Robert L.; NASHELSKY, Louis. Dispositivos eletrônicos e teoria de circuitos. 8. ed. São Paulo: Pearson Education do Brasil, c2004. xviii, 672p., il., tabs. Apêndice. ISBN 8587918222 (Broch.).

BIBLIOGRAFIA COMPLEMENTAR

Richard C. Jaeger, Travis N. Blalock , Microelectronic circuit design — 4th ed. McGraw-Hill, 2011.

HORENSTEIN, Mark N. Microeletrônica circuitos & dispositivos. Rio de Janeiro: Prentice-Hall do Brasil, 1996. xv, 689 p., il. Inclui bibliografia e índice. ISBN 8570540485 (broch.).

MILLMAN, Jacob; GRABEL, Arvin. Microeletrônica. 2. ed. Lisboa: McGraw-Hill, 1991-1992. 2v. (1134 p.), il. Inclui bibliografia e apêndices.

LUDWIG, Reinhold; BRETCHKO, Pavel. RF circuit design: theory and applications. Upper Saddle River, NJ: Prentice-Hall, c2000. xiv, 642 p., il, + CD-ROM. Inclui referências bibliográficas e índice. ISBN 0130953237 (enc.).

GRAY, Paul R.; MEYER, Robert G. Analysis and design of analog integrated circuits. 3rd. ed. New York: J. Wiley, c1993. 792p., il. ISBN 0471574953 (enc.).

Professor da Disciplina: Bernardo Leite

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada