

**MODELO DE PLANO DE ENSINO**  
**FICHA Nº 2 (variável)**

Disciplina: Circuitos Eletrônicos Lineares		Código: TE054
Natureza: ( X ) obrigatória ( ) optativa		Semestral ( X ) Anual ( ) Modular ( )
Pré-requisito:		Co-requisito:
Modalidade: ( X ) Presencial ( ) EaD ( ) 20% EaD		
C.H. Semestral Total: 60h C.H. Anual Total: C.H. Modular Total:  PD: 60 LB: 00 CP: 00 ES: 00 OR: 00 C.H. Semanal: 4h		
<b>EMENTA (Unidades Didáticas)</b>		
Amplificadores com múltiplos estágios. Amplificadores realimentados. Amplificadores de potência. Filtros. Osciladores senoidais.		
<b>PROGRAMA (itens de cada unidade didática)</b>		
1) Revisão de eletrônica básica 2) Amplificadores para pequenos sinais Amplificadores com múltiplos estágios Amplificadores diferenciais Polarização de amplificadores 3) Filtros 4) Amplificadores realimentados 5) Introdução a radiofrequência 6) Circuitos de radiofrequência Amplificadores de baixo ruído Amplificadores de potência Osciladores Misturadores		
<b>OBJETIVO GERAL</b>		
Análise e projeto de circuitos eletrônicos como amplificadores, osciladores e filtros.		
<b>OBJETIVO ESPECÍFICO</b>		
Análise e projeto de circuitos eletrônicos de alta frequência a base de MOSFETs.		
<b>PROCEDIMENTOS DIDÁTICOS</b>		
Aulas expositivas utilizando projetor multimídia e quadro. Resolução de exercícios.		

# PLANO DE ENSINO

FICHA Nº 2 (variável)

## FORMAS DE AVALIAÇÃO

A avaliação será composta de 3 provas escritas.

1ª prova: 5/4/2016 ( $\frac{1}{3}$  da nota final)

2ª prova: 13/5/2016 ( $\frac{1}{3}$  da nota final)

3ª prova: 1º/7/2016 ( $\frac{1}{3}$  da nota final)

À nota de cada prova será acrescida a nota de exercícios a serem entregues pelos alunos com um valor total máximo de 15 pontos.

As provas serão individuais, não sendo permitido aos alunos:

- ocupar lugar diferente daquele especificado pelo professor responsável pela aplicação da prova;
- ausentar-se da sala de aula durante a realização da prova;
- fornecer ou solicitar informações a outros alunos;
- consultar anotações ou qualquer material não fornecido pelo professor especificamente para o exame;
- utilizar quaisquer equipamentos eletrônicos, incluindo calculadoras.

Caso o professor observe desrespeito a alguma destas regras ou alguma outra tentativa de fraude, será atribuída nota zero ao aluno na disciplina.

Exame final: 15/7/2016

## BIBLIOGRAFIA BÁSICA

"Microeletrônica", A.S. Sedra e K.C. Smith, 5ª ed. Pearson / Prentice Hall, 2007.

"Fundamentos de microeletrônica", B. Razavi, LTC, 2010.

"Dispositivos Eletrônicos e Teoria de Circuitos", R. L. Boylestad e L. Nashelsky, 8ª ed., Pearson, 2004.

## BIBLIOGRAFIA COMPLEMENTAR

"The design of CMOS radio-frequency integrated circuits", Thomas H. Lee, Cambridge University Press, 2003.

"RF microelectronics", Behzad Razavi, Prentice Hall, 2011.

**Professor da Disciplina:** Bernardo Leite

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada