

PLANO DE ENSINO

FICHA Nº 2 (variável)

Disciplina: Laboratório de Engenharia Elétrica III		Código: TE052
Natureza: (X) obrigatória () optativa	Semestral (X) Anual () Modular ()	
Pré-requisito: Não se aplica (Curso Seriado)	Co-requisito: Não se aplica (Curso Seriado)	
Modalidade: (X) Presencial () EaD () 20% EaD		
C.H. Semestral Total: 30 horas		
PD: 00 LB: 02 CP: 00 ES: 00 OR: 00		
C.H. Semanal: 2 horas		
EMENTA (Unidades Didáticas)		
Atividades de laboratório relacionadas ao conhecimento de Engenharia Elétrica adquiridos pelo aluno nas disciplinas: Circuitos Elétricos III e Eletrônica Digital I.		
PROGRAMA (itens de cada unidade didática)		
Amplificador operacional: Inversor e não inversor; Logarítmo e exponencial; Integrador e derivador; Retificador de precisão; Schmitt Trigger; Multivibradores: Astável; Biestável; Monoestável; Capacitor chaveado; Moduladores		
OBJETIVO GERAL		
O aluno deve ser capaz de realizar montagens e análise de circuitos lineares e não lineares.		
OBJETIVO ESPECÍFICO		
O aluno deve ser capaz de montar e analisar circuitos lineares e não lineares com resistores, capacitores, diodos, amplificadores operacionais e CI 555. Deve ser capaz de montar e analisar circuitos multivibradores e chaveados		
PROCEDIMENTOS DIDÁTICOS		
Aulas práticas no Laboratório de Eletrônica utilizando protoboard, componentes eletrônicos, multímetro, osciloscópio, fontes de tensão, gerador de sinais e outros.		

FORMAS DE AVALIAÇÃO

Média aritmética de todos os relatórios;

Toda aula tem relatório que será avaliado os seguintes itens:

Conteúdo (peso 20%): Conteúdo do relatório está completo e correto;

Organização (peso 20%): Relatório está organizado e conteúdo bem distribuído;

Montagem (peso 20%): Houve montagem dos circuitos;

Funcionamento (peso 20%): Circuito funcionou corretamente;

Componente (peso 10%): Não faltou nenhum componente;

Participação (peso 10%): indica se o componente da equipe participou da experiência
(nota por componente)

BIBLIOGRAFIA BÁSICA

A.S.Sedra e K.C.Smith

Microeletrônica.

Richard C. Jaeger

Microelectronic Circuit Design

Mcgraw Hill, 1997.

Behzad Razavi

Fundamentals of Microelectronics

Wiley, 2007

Professor da Disciplina: Prof. Edson José Pacheco

Assinatura: _____

Chefe de Departamento: Prof. Eduardo Parente

Assinatura: _____

Legenda:

Conforme Resolução 15/10-CEPE:

PD - Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada