**MODELO DE PLANO DE ENSINO**

**FICHA No 2 (variável)**

|  |  |  |
| --- | --- | --- |
| Disciplina: Dispositivos Eletrônicos | | Código: TE046 |
| Natureza: ( X ) obrigatória ( ) optativa | Semestral ( X ) Anual ( ) Modular ( ) | |
| Pré-requisito: | Co-requisito: | |
| Modalidade: ( X ) Presencial ( ) EaD ( ) 20% EaD | | |
| C.H. Semestral Total: 60  C.H. Anual Total:  C.H. Modular Total:  PD: 60 LB: 00 CP: 00 ES: 00 OR: 00  C.H. Semanal: 4 | | |
| **EMENTA (Unidades Didáticas)**  Estudo dos dispositivos fundamentais da eletrônica: diodos semicondutores, transistores bipolar e de efeito de campo e amplificador operacional. | | |
| PROGRAMA (itens de cada unidade didática) Materiais semicondutores. Diodos Semicondutores: Junção p-n; O diodo ideal; Análise de circuitos com diodo; Diodos especiais; Aplicações. Transistor Bipolar de Junção (BJT):  Estrutura física e modos de operação; Análise gráfica; Circuitos de polarização; O BJT como amplificador; Configurações amplificadoras. Transistor de Efeito de Campo (FET): Estrutura física, modos de operação e análise gráfica do MOSFET tipo crescimento e depleção e do JFET; Circuitos de polarização; O FET como amplificador; Configurações amplificadoras. Amplificador Operacional (AmpOp): Características do AmpOp ideal; Análise e aplicações da configuração inversora; Análise e aplicações da configuração não-inversora. | | |
| **OBJETIVO GERAL**  O aluno deverá ser capaz de compreender as características e modos de operação dos dispositivos fundamentais da eletrônica  **OBJETIVO ESPECÍFICO**  Analisar e projetar circuitos eletrônicos básicos que estes dispositivos constituem. | | |
| **PROCEDIMENTOS DIDÁTICOS**  Aulas teóricas expositivas e resolução de exercícios em sala de aula. Serão utilizados os seguintes recursos: quadro branco, computador e projetor multimídia. | | |

PLANO DE ENSINO

FICHA No 2 (variável)

|  |
| --- |
| **FORMAS DE AVALIAÇÃO**  A avaliação será realizada através de duas provas escritas, cuja média aritmética definirá a média final.  As datas previstas para as avaliações são:  27/04/2011 e 22/06/2011  Exame Final: 04/07/2011 |
| **BIBLIOGRAFIA BÁSICA (3 títulos)**  A.S.Sedra e K.C.Smith - *Microeletrônica*.  R.L.Boylestad e L.Nashelsky - *Dispositivos Eletrônicos e Teoria de Circuitos*.  A.P.Millmann – *Eletrônica, Dispositivos e Circuitos*  **BIBLIOGRAFIA COMPLEMENTAR (2 títulos)**  A.P.Malvino – *Eletrônica, Dispositivos e Circuitos*  Schilling e Belove – *Circuitos Eletrônicos Discretos e Integrados* |
| **Professor da Disciplina: Odilon Luís Tortelli**  **Assinatura: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**  **Chefe de Departamento: Prof. Eduardo Parente Ribeiro**  **Assinatura: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_** |

Legenda:

Conforme Resolução 15/10-CEPE: PD- Padrão LB – Laboratório CP – Campo ES – Estágio OR - Orientada